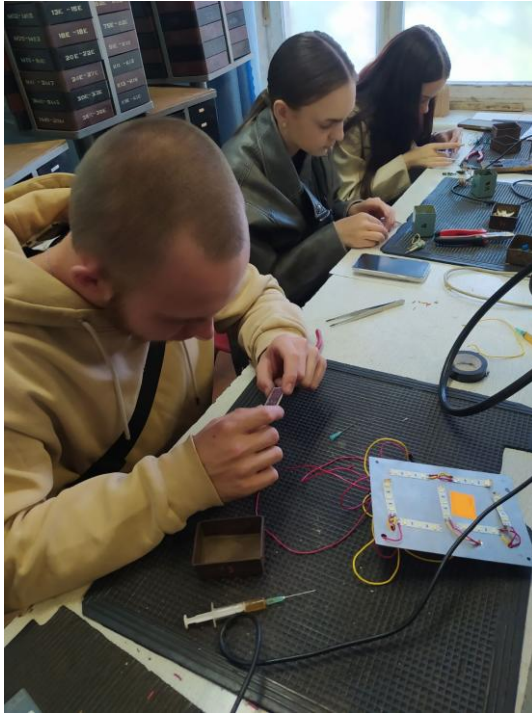


## НАВЧАЛЬНА ПРАКТИКА З КОНСТРУЮВАННЯ ЦИФРОВОГО ПРИСТРОЮ НА ІНТЕГРАЛЬНИХ МІКРОСХЕМАХ



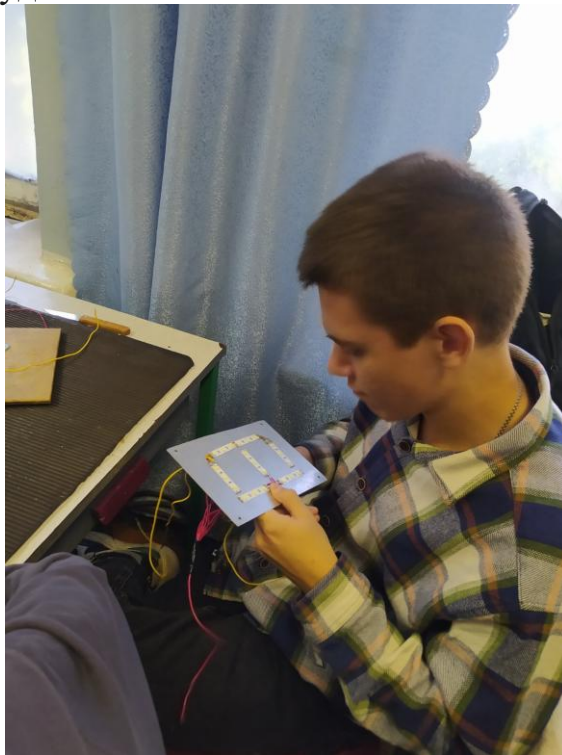
На цикловій комісії *комп'ютерних систем та мереж* (голова ЦК Ірина КРАВЧУК) у здобувачів освіти спеціальності 123 «Комп'ютерна інженерія» успішно триває **навчальна практика «Конструювання цифрового пристрою на інтегральних мікросхемах»** (викладач Володимир СЕРДЮК).

Це ключовий етап підготовки фахівців, де студенти закріплюють теоретичні знання та набувають важливих практичних навичок, необхідних для роботи у сфері електроніки та комп'ютерної інженерії.



Головна мета цієї практики — сформувати у студентів **стійкі практичні вміння** у проектуванні, монтажі, налагодженні та експлуатації апаратних засобів комп'ютерних систем на мікроелектронній базі. Студенти вчаться не лише розуміти схеми, а й **втілювати їх у життя**, перетворюючи абстрактні ідеї на працюючі пристрої.

Під час практики студенти активно займаються:



- **Монтажем та паянням** електронних компонентів на друковані плати. На фотографіях видно, як вони використовують паяльники та спеціалізовані інструменти для створення та з'єднання елементів схеми.

- **Роботою з інтегральними мікросхемами (ІМС)** та іншими елементами цифрової схемотехніки. Практичні завдання передбачають реальне конструювання функціональних цифрових пристроїв.

- **Складанням та налагодженням** готових електронних вузлів. Зокрема, на знімках помітні елементи з LED-смужками та платами, що можуть бути частиною світлових індикаторів, табло або інших цифрових пристроїв.

- **Організацією робочого місця** та дотриманням техніки безпеки при роботі з електроінструментом.



Ця практика є невід'ємною частиною освітнього процесу, яка готує висококваліфікованих фахівців, здатних вирішувати реальні інженерні задачі у сучасній індустрії.

